* Cambio de bases X
* Representar en CA2 XXX
* Circuito lógico simplificado XXX
* Circuito lógico sólo con multiplexor/demultiplexor XXXX
* Circuito sólo con NAND X
* Teoría - conjunto universal de módulos
* Teoría - Hamming X
* Pasar de mintérminos a maxtérminos
* Comparador CA2 X
* Calcular salida de contador / Completar cronograma XXXXX
* Diseñar contador
  + Asíncrono X
  + Síncrono XXX
* Diseñar sistema secuencial de detectar cadena de entrada
  + Mealy XX
  + non di X
* Diseñar sistema secuencial síncrono de outro tipo
  + Moore
  + Mealy X
  + non di
* Construir biestable a partir de otro biestable distinto
* sumador normal